**2017年夏季学期“计算机设计与实践”**

**处理器实验设计报告要求**

内容包括：

1. 详细设计整体框图，必须将每个模块实体定义的引脚全部连接起来；
2. 各模块接口框图及所有接口信号定义（以表格形式给出，表格内容包括信号名称、位数、方向、来源/去向和信号意义）
3. 系统测试方案、测试过程及仿真波形（反白打印，底色是白色，图形线条是黑色）；
4. 各模块系统测试方案、测试过程及仿真波形（反白打印，底色是白色，图形线条是黑色）；
5. 处理器功能测试程序，包括助记符和十六进制代码，相应寄存器和存储器的值标出。
6. 设计、调试、波形、下载过程中遇到的问题及解决方法；

注：1.报告统一采用下一页作为封皮；

2.报告中不打印程序，每个模块的VHDL程序和波形文件单独压缩一个文件包，以“学号-姓名”的形式作为文件名交给许磊老师，xulei82@hit.edu.cn；

3.无论是报告还是程序都不得抄袭，对抄袭者和被抄袭者同时扣掉抄袭部分的得分；

4.完成几个模块报告就写几个模块，未完成部分需要在报告第六部分简单写明出现的问题；

**“计算机设计与实践”处理器实验设计报告**

姓名：

班级：

学号：

哈尔滨工业大学计算机学院

2017年7月